

Embed your ideas !

L'association culturelle et technique organise en collaboration avec
ISIM Monastir & ISSAT Kasserine

Un atelier de formation

Développement Software & Hardware sur Plateforme Xilinx Zynq-7000 All Programmable SoCs

Du 5 au 8 Octobre 2015 à l'ISIM Monastir

Développement software pour Zynq-7000 avec Xilinx SDK

NIVEAU 1

- 1) Architecture d'un système à base de Zynq-7000
- 2) Présentation de Xilinx SDK
- 3) Configuration d'un BSP (*board support package*) type *Standalone*
- 4) Développement d'application sur XSDK
- 5) Débogage sur la carte ZC702
- 6) Configuration et utilisation de FSBL (*First Stage Boot Loader*)

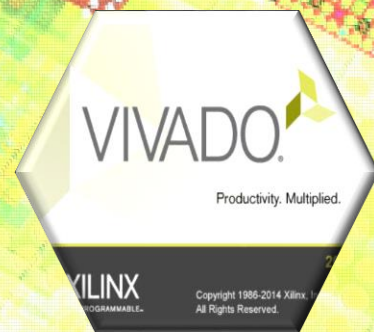
NIVEAU 2

- 1) Programmation de la mémoire QSPI flash et démarrage
- 2) Gestion des projets dans XSDK
- 3) Développement d'application Biprocesseurs
- 4) Gestion des interruptions

Développement hardware pour Zynq-7000 avec Xilinx Vivado

- 1) Architecture d'un système à base de Zynq-7000
- 2) Flot de conception des système embarqués Xilinx
- 3) Présentation des processeurs du AP SoC Zynq-7000
- 4) Présentation des périphériques
- 5) Utilisation des scripts TCL dans le flot de conception Vivado
- 6) Ajout de périphériques au PL (*programmable Logic*) de Zynq
- 7) Utilisation du contrôleur DMA du Ps (*Processing System*)
- 8) Création, ajout et débogage d'un *costum* IP (IP personnalisé)
- 9) Utilisation de l'outil *Vivado Hardware Manager*

→ Un LAB sur la carte Xilinx ZC702 est prévu pour chaque cours (18 LABs en total)



Frais d'inscription : 400 DT