

L'association culturelle et technique (ACT) organise:

EN COLLABORATION AVEC:

**L'institut supérieur d'informatique et de mathématique de Monastir : ISIMM
& L'ISSAT De Kasserine**

Un atelier de formation sur les plateformes FPGA:

Développement software & hardware pour Zync-7000 avec Xilinx SDK :

Du 12 au 16 juin 2015 à L'ISIMM



Développement software pour Zync-7000 avec Xilinx SDK

Niveau 1 | Durée : une journée:

- Maîtrise du flot de conception software Xilinx pour plateforme Zync.
- Développement d'applications sur plateforme Zync avec XSDK.
- Débogage hardware d'applications développées sur XSDK.

Niveau 2 | Durée : une journée:

- Développer des applications sur XSDK pour des architectures biprocesseurs.
- Configuration et utilisation des interruptions pour des applications temps réel.

Développement hardware pour Zync-7000 avec Xilinx Vivado

Durée : Deux journées

- Maîtrise du flot de conception hardware Xilinx pour plateforme Zync.
- Identification des processeurs ARM A9 et leur interfaçage.
- Conception d'un SoC à base de Zync-7000.
- Ajout d'un IP Xilinx ainsi qu'un IP *costum*.
- Exécution d'une application de test et son débogage sur l'architecture créée.

Frais de participation : 400 dt

Plus d'information contacter : 92 223 396 / 97 308 811

Adresse email : act.isimm@gmail.com